

先端システム技術研究組合

RaaS (Research Association for Advanced Systems) とは

- ・先端システム技術研究組合（略称RaaS）は、最先端の半導体技術を誰でも活用できるようにサービスとして提供します。（Research as a Service）
- ・技術目標は、**開発効率10倍**かつ**エネルギー効率10倍**です。
- ・開発効率を高めるために、**アジャイル設計プラットフォーム**を創出し、**オープンアーキテクチャ**を展開します。
- ・エネルギー効率を高めるために、チップを**先端CMOS技術**で製造し、**3次元実装**します。
- ・ユーザーはソフトウェアを書くように専用チップを作り、**デジタルトランスフォーメーション**を実現することができます。

- 価値 **シリコン技術の民主化** (Meaning: democratize access to silicon technology)
- 目標 **短時間プロトタイプ開発** (Mantra: agile authentic prototyping)
- イノベーション **シリコンコンパイラ** (Next curve: design chips as writing software)

システム系の取組み

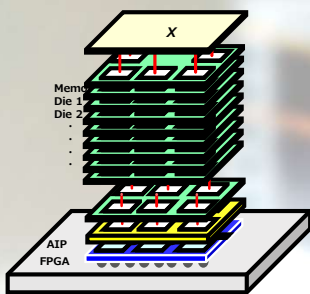
開発効率10倍 :
アジャイル設計プラットフォーム

オープンアーキテクチャの展開

先端CMOSによる専用チップ設計技術

組合員 :

- 凸版印刷 (株)
- (株) 日立製作所
- (株) ミライズテクノロジーズ
- 東京大学 (d.lab)



テクノロジー系の取組み

エネルギー効率10倍 :
3D集積技術

ダイレクト接合3D積層技術開発

(WoWおよびCoW向け装置・プロセス開発)

組合員 :

- (株) SCREENホールディングス
- ダイキン工業 (株)
- 富士フイルム (株)
- パナソニックコネクタ (株)
- 東京大学 (d.lab)

共同研究先 : 産業技術総合研究所

RaaS (Research Association for Advanced Systems)

<https://raas-cip.org/index.html>

<https://raas-cip.org/en/index.html>